(12) NACH DEM VELLRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum
5. April 2001 (05.04.2001)

PCT

(10) Internationale Veröffentlichungsnummer WO 01/24021 A1

(51) Internationale Patentklassifikation7:

(21) Internationales Aktenzeichen:

PCT/EP00/09317

G06F 13/40

(22) Internationales Anmeldedatum:

22. September 2000 (22.09.2000)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

199 47 017.0 30. September 1999 (30.09.1999) D

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Strasse 53, 81541 München (DE).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): FÖDLMEIER, Dieter [DE/DE]; Pfettrachweg 1, 84032 Altdorf (DE).

(74) Anwalt: BARTH, Stephan-Manuel; Reinhard, Skuhra, Weise & Partner GbR, Postfach 44 01 51, 80750 München (DE).

(81) Bestimmungsstaaten (national): CN, JP, KR, US.

(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Veröffentlicht:

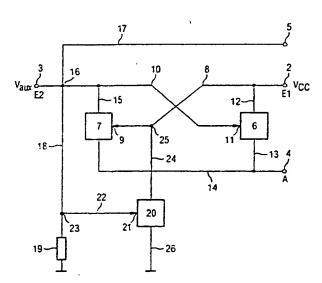
Mit internationalem Recherchenbericht.

 Vor Ablauf der f\u00fcr Anderungen der Anspr\u00fcche geltenden Frist; Ver\u00f6ffentlichung wird wiederholt, falls \u00e4nderungen eintreffen.

[Fortsetzung auf der nächsten Seite]

(54) Title: PCI BUS INTERFACE CIRCUIT

(54) Bezeichnung: PCI-BUS-SCHNITTSTELLENSCHALTUNG



(57) Abstract: The invention relates to a PCI bus interface circuit for supplying power to a PCI plug-in card that is connected to a PCI bus. The inventive PCI bus interface circuit comprises a first input (2) for connection to a main voltage supply line of the PCI bus and a second input (3) for connection to an auxiliary voltage supply line of the PCI bus. The circuit further comprises an output (4) for delivering a supply voltage to the PCI plug-in card and a first switching means (6) for switching a main supply voltage supplied at the first input (2) to the output (4) when no auxiliary supply voltage V_{mx} is supplied at the second output (3). A second switching means (7) switches an auxiliary supply voltage V_{mx} supplied at the second input (3) to the output (4) when no main supply voltage V_{cc} is supplied at the first input (2). The inventive circuit further comprises a third switching means (70) that switches the second switching means (7) to switch the auxiliary supply voltage to the output (4) when a main supply voltage is supplied at the first input (2) while an auxiliary supply voltage is simultaneously supplied at the second input (3).

WO 01/24021 A1





Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: PCI-Bus-Schnittstellenschaltung zur Spannungsversorgung einer an einem PCI-Bus anschliessbaren PCI-Einsteckkarte mit: einem ersten Eingang (2) zum Anschluss an eine Hauptspannungsversorgungsleitung des PCI-Busses; einem zweiten Eingang (3) zum Anschluss an eine Hilfsspannungsversorgungsleitung des PCI-Busses; einem Ausgang (4) zur Abgabe einer Versorgungsspannung an die PCI-Einsteckkarte; einer ersten Schalteneinrichtung (6) zum Schalten einer an dem ersten Eingang (2) anliegenden Hauptversorgungsspannung an den Ausgang (4), wenn an dem zweiten Eingang (3) keine Hilfsversorgungsspannung V_{sux} anliegt; einer zweiten Schalteinrichtung (7) zum Schalten einer an dem zweiten Eingang (3) anliegenden Hilfsversorgungsspannung V_{sux} an den Ausgang (4), wenn an dem ersten Eingang (2) keine Hauptversorgungsspannung V_{cx} anliegt; und mit einer dritten Schalteinrichtung (20), die bei gleichzeitigem Anliegen einer Hauptversorgungsspannung an dem ersten Eingang (2) und einer Hilfsversorgungsspannung an dem zweiten Eingang (3) die zweite Schalteinrichtung (7) zum Durchschalten der Hilfsversorgungsspannung an den Ausgang (4) ansteuert.

10

1

Beschreibung

sorgt werden.

PCI-Bus-Schnittstellenschaltung

Die Erfindung betrifft eine PCI-Bus-Schnittstellenschaltung zur Spannungsversorgung einer an einen PCI-Bus anschließbaren Einsteckkartenschaltung.

Das PCI-Bussystem wird vor allem im PC-Bereich eingesetzt.

Dabei weisen die meisten PCs sowohl PCI-Steckplätze als auch aus Kompatibilitätsgründen ISA-Steckplätze auf.

Fig. 1 zeigt den prinzipiellen Aufbau eines PCI-Bussystems.
Über den PCI-Bus werden Einsteckkarten K1, K2, K3 mit der

Hauptplatine bzw. dem Motherboard des Rechners verbunden.

Hierzu werden die Einsteckkarten K1, K2, K3 in die PCI
Einsteckplätze eingesteckt. Die Stromversorgung der Einsteckkarten K1, K2, K3 erfolgt ebenfalls über den PCI-Bus.

- Altere PCI-Einsteckkarten Kl, K2, K3 führen kein Stromversorgungs-Management bzw. Power-Management durch und werden lediglich mit einer Hauptversorgungsspannung Vcc versorgt. Zunehmend werden derartige PCI-Einsteckkarten durch Einsteckkarten ersetzt, die ein Stromversorgungs-Management zur Energieeinsparung durchführen. Hierzu müssen die PCI-Einsteckkarten mit einer Nebenversorgungsspannung bzw. Hilfversorgungsspannung Vaux über den PCI-Bus versorgt werden. Die wenig belastbare Nebenversorgungsspannung versorgt die PCI-Einsteckkarten Kl, K2, K3 in einem Stand-by-Betrieb oder wird zum Hochfahren des Rechners bzw. Computers durch die PCI-Einstellkarten verwendet, wobei nach erfolgtem Hochfahren die
- 35 Da nicht alle PCI-Bussysteme über eine Nebenspannungsversorgungsleitung zur Versorgung der PCI-Einsteckkarten mit einer Neben- bzw. Hilfsversorgungsspannung $V_{\rm aux}$ verfügen, wird eine

PCI-Einsteckkarten mit der Hauptversorgungsspannung Vcc ver-

Schnittstellenschaltung auf den PCI-Einsteckkarten vorgesehen. Die Schnittstellenschaltung sorgt dafür, daß die PCI-Einsteckkarten mit der Hauptversorgungsspannung $V_{\rm cc}$ versorgt werden, wenn keine Hilfsversorgungsspannung $V_{\rm aux}$ vorhanden ist. Umgekehrt erhält die PCI-Einsteckkarte K bei vorhandener Hilfsversorgungsspannung $V_{\rm aux}$ auf dem PCI-Bus diese Hilfsversorgungsspannung zur Durchführung des Stromversorgungs-Managements.

10 Fig. 2 zeigt eine Schnittstellenschaltung nach dem Stand der Technik.

Die Schnittstellenschaltung besitzt zwei Signaleingange El, E2. An dem Eingang E1 wird die Hauptversorgungsspannung V_{cc} angelegt, während der Eingang E2 an die Hilfsspannungsversor-15 gungsleitung des PCI-Busses angeschlossen wird. Ferner weist die in Fig. 2 gezeigte Schnittstellenschaltung einen Ausgang A zur Abgabe einer Versorgungsspannung an eine auf der PCI-Einsteckkarte befindliche Schaltung auf. Die auf der Einsteckkarte befindliche Schaltung erfaßt über eine Detektions-20 leitung D das Vorhandensein einer am Eingang E2 angelegten Hilfsversorgungsspannung V_{aux} . Liegt an dem Eingang E2 keine Hilfsversorgungsspannung V_{aux} an, wird die Erfassungseinrich-. tung der auf der PCI-Einsteckkarte befindlichen Schaltung über einen Pull-down-Widerstand R auf Masse gezogen. Dadurch 25 erhält die Erkennungseinrichtung ein logisch eindeutiges Signal, welches angibt, daß keine Hilfsversorgungsspannung vorhanden ist.

Die Schnittstellenschaltung nach dem Stand der Technik, wie sie in Fig. 2 gezeigt ist, enthält zwei Schalteinrichtungen S1, S2, die bei dem in Fig. 2 gezeigten Beispiel durch zwei komplementäre Transistoren gebildet werden. Dabei ist der Transistor S1 ein N-Kanal-FET, während der Transistor S2 ein P-Kanal-FET ist. Die Steueranschlüsse der beiden Transistoren S1, S2 sind an den Eingang E2 angeschlossen. Liegt an dem Eingang E2 die Hilfsversorgungsspannung Vaux an, wird der FET-

 $V_{\mathtt{a} \underline{\mathtt{u}} \underline{\mathtt{x}}}$

Transistor S1 an- bzw. durchgeschaltet, und gleichzeitig wird der FET-Transistor S2 gesperrt bzw. ausgeschaltet. Hierdurch liegt an dem Ausgang A die Hilfsversorgungsspannung für die PCI-Einsteckkarte an. Gleichzeitig wird durch eine auf der PCI-Einsteckkarte vorhandene Spannungserfassungseinrichtung über den Signalausgang D der Schnittstellenschaltung die am Eingang E2 anliegende Hilfsversorgungsspannung Vaux erfaßt.

Liegt an dem Eingang El die Hauptversorgungsspannung $V_{\rm CC}$ an und wird an dem Eingang E2 gleichzeitig keine Hilfsversorgungsspannung $V_{\rm aux}$ angelegt, sperrt der FET-Transistor S1 und der komplementäre FET-Transistor S2 wird durchgeschaltet, so daß die Einsteckkartenschaltung mit der Hauptversorgungsspannung $V_{\rm CC}$ über den Ausgang A der Schnittstellenschaltung versorgt wird.

Liegt am Eingang El die Hauptversorgungsspannung $V_{\rm CC}$ an und gleichzeitig am Eingang E2 die Hilfsversorgungsspannung $V_{\rm aux}$, wird der FET-Transistor S1 durchgeschaltet und der FET-Transistor S2 gesperrt, so daß in diesem Falle am Ausgang A der Schnittstellenschaltung die Hilfsversorgungsspannung $V_{\rm aux}$ anliegt.

Die folgende Tabelle zeigt die verschiedenen Betriebsfälle 25 bei der Schnittstellenschaltung nach dem Stand der Technik, wie sie in Fig. 2 gezeigt ist.

Tabelle 1 (StdT)

Betriebsfall	E1	E2	S1	S2	. Д
B1	0	0	aus	an	0
B2	Vcc	0	aus	an ·	Vcc
B3	0	Vaux	an	aus	V _{aux}

an

aus

 V_{aux}

30

B4

 V_{CC}

20

10

Die in Fig. 2 gezeigte Schnittstellenschaltung nach dem Stand der Technik weist jedoch den Nachteil auf, daß sie nicht in jedem Betriebsfall eine sichere Spannungsversorgung der PCI-Einsteckkartenschaltung gewährleistet. Bei PCI-Bussystemen beträgt die Hauptversorgungsspannung Vcc sowie die Hilfsversorgungsspannung Vaux jeweils 3,3 Volt. Die Versorgungsspannung der auf der Einsteckkarte befindlichen Schaltung sollte in keinem Fall unterhalb von 3 Volt liegen. Es muß daher gewährleistet sein, daß am Ausgang A der Schnittstellenschaltung bei Vorliegen einer Versorgungsspannung auf dem PCI-Bus ebenfalls mindestens eine Ausgangsspannung von 3 Volt an die PCI-Einsteckkarte K abgegeben wird.

Im Betriebsfall B3 (siehe Tabelle) liegt an dem Eingang E2 die Hilfsversorgungsspannung V_{aux} , während an dem Eingang El 15 keine Hauptversorgungsspannung V_{CC} anliegt. In diesem Falle wird der FET-Transistor S1 durchgeschaltet, und der FET-Transistor S2 sperrt. Der FET-Transistor S1 wirkt dabei wie eine in Durchlaßrichtung geschaltete Diode an der eine Dio-20 dendurchlaßspannung von etwa 0,7 Volt abfällt. Bei einer Hilfsversorgungsspannung von 3,3 Volt gelangt an den Ausgang A der Schnittstellenschaltung nach dem Stand der Technik somit lediglich eine Versorgungsspannung von etwa 2,6 Volt. Diese liegt also deutlich unter den geforderten 3 Volt, die zur sicheren Spannungsversorgung der Schaltung auf der PCI-25 Einsteckkarte notwendig ist.

Es ist daher die Aufgabe der vorliegenden Erfindung, eine PCI-Bus-Schnittstellenschaltung zu schaffen, die in jedem Betriebsfall eine sichere Spannungsversorgung der an den PCI-Bus angeschlossenen PCI-Einsteckkartenschaltungen gewährleistet.

Diese Aufgabe wird erfindungsgemäß durch eine PCI-Bus-35 Schnittstellenschaltung mit den im Patentanspruch 1 angegebenen Merkmalen gelöst. Weitere vorteilhafte Ausgestaltungen der erfindungsgemäßen PCI-Bus-Schnittstellenschaltung sind in den Unteransprüchen angegeben.

- Die Erfindung schafft eine PCI-Bus-Schnittstellenschaltung zur Spannungsversorgung einer an dem PCI-Bus anschließbaren PCI-Einsteckkarte mit einem ersten Eingang zum Anschluß an eine Hauptspannungsver
 - einem ersten Eingang zum Anschluß an eine Hauptspannungsversorgungsleitung des PCI-Busses;
- 10 einem zweiten Eingang zum Anschluß an eine Hilfsspannungsversorgungsleitung des PCI-Busses; einem Ausgang zur Abgabe einer Versorgungsspannung an die
 - einem Ausgang zur Abgabe einer Versorgungsspannung an die PCI-Einsteckkarte;
- einer ersten Schalteinrichtung zum Schalten einer an dem ersten Eingang anliegenden Hauptversorgungsspannung an den Ausgang,
 - wenn an dem zweiten Eingang keine Hilfsversorgungsspannung anliegt;
- einer zweiten Schalteinrichtung zum Schalten einer an dem zweiten Eingang anliegenden Hilfsversorgungsspannung an den Ausgang,
 - wenn an dem ersten Eingang keine Hauptversorgungsspannung anliegt; und mit
- einer dritten Schalteinrichtung, die bei gleichzeitigem Anliegen einer Hauptversorgungsspannung an dem ersten Eingang
 und einer Hilfsversorgungsspannung an dem zweiten Eingang die
 zweite Schalteinrichtung zum Durchschalten der Hilfsversorgungsspannung an den Ausgang ansteuert.
- 30 Bei einer bevorzugten Weiterbildung der erfindungsgemäßen Schnittstellenschaltung sind die Schalteinrichtungen Halbleiterschalteinrichtungen.
- Bei einer bevorzugten weiteren Ausführungsform der erfindungsgemäßen Schnittstellenschaltung sind die Schalteinrichtungen Transistoren, die jeweils einen Steueranschluß aufweisen.

Vorzugsweise ist die dritte Schalteinrichtung komplementär zu der ersten und zweiten Schalteinrichtung.

Bei einer weiteren bevorzugten Weiterbildung der erfindungsgemäßen Schnittstellenschaltung ist der Steueranschluß des ersten Transistors an den zweiten Eingang und der Steueranschluß des zweiten Transistors an den ersten Eingang angeschlossen.

10

15

Gemäß einer bevorzugten Weiterbildung ist der Steueranschluß des dritten Transistors an den zweiten Eingang angeschlossen, wobei der dritte Transistor bei Anliegen einer Hilfsversorgungsspannung an dem zweiten Eingang durchgeschaltet wird und den Steueranschluß des zweiten Transistors an ein vorbestimmtes Spannungspotential anlegt, damit der zweite Transistor die Hilfsversorgungsspannung an den Ausgang durchschaltet.

Vorzugsweise sind den Steueranschlüssen der Transistoren je-20 weils Strombegrenzungswiderstände vorgeschaltet.

Bei einer weiteren bevorzugten Weiterbildung ist der Schaltpunkt der dritten Schalteinrichtung mittels eines Spannungsteilers einstellbar.

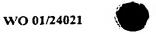
25

Bei einer weiteren bevorzugten Weiterbildung ist eine mit dem zweiten Eingang verbundene Erfassungsleitung zur Erfassung der Hilfsversorgungsspannung durch eine Spannungserfassungseinrichtung auf der PCI-Einsteckkarte vorgesehen.

30

Die Schalteinrichtungen weisen vorzugsweise im durchgeschalteten Zustand einen geringen Spannungsabfall auf.

Bei einer bevorzugten Ausführungsform weisen die Schaltein-35 richtungen im durchgeschalteten Zustand einen Spannungsabfall von weniger als 0,1 Volt auf.



Vorzugsweise beträgt die Hauptversorgungsspannung sowie die Hilfsversorgungsspannung jeweils nominell 3,3 Volt.

7

Des weiteren wird eine bevorzugte Ausführungsform der erfindungsgemäßen Schnittstellenschaltung unter Bezugnahme auf die beigefügten Zeichnungen zur Erläuterung erfindungswesentlicher Merkmale beschrieben.

Es zeigen:

10

- Fig. 1 ein Blockschaltbild zur Darstellung eines herkömmlichen PCI-Bussystems;
- Fig. 2 eine PCI-Bus-Schnittstellenschaltung nach dem Stand 15 der Technik;
 - Fig. 3 eine PCI-Bus-Schnittstellenschaltung gemäß der Erfindung;
- 20 Fig. 4 eine bevorzugte Ausführungsform der PCI-Bus-Schnittstellenschaltung gemäß der Erfindung.

Wie man aus Fig. 3 erkennen kann, weist die PCI-BusSchnittstellenschaltung 1 gemäß der Erfindung einen ersten

25 Eingang 2 zum Anschluß an eine Hauptspannungsversorgungsleitung eines PCI-Busses sowie einen zweiten Eingang 3 zum
Anschluß an eine Hilfsspannungsversorgungsleitung des PCIBusses auf. Ferner ist ein Ausgang 4 zur Abgabe einer Versorgungsspannung an eine PCI-Einsteckkarte vorgesehen. Darü
30 berhinaus besitzt die erfindungsgemäße Schnittstellenschaltung einen Ausgangsanschluß 5 zum Anschluß einer Spannungserfassungseinrichtung auf der PCI-Einsteckkarte, welche eine am Eingangsanschluß 3 anliegende Hilfsversorgungsspannung Vaux erfassen kann.

35

Die Schnittstellenschaltung enthält eine erste steuerbare Schalteinrichtung 6 zum Durchschalten der an dem ersten Ein-

gang 2 anliegenden Hauptversorgungsspannung V_{CC} an den Ausgang 4. Darüber hinaus enthält die Schnittstellenschaltung eine zweite Schalteinrichtung 7 zum Durchschalten einer an dem zweiten Eingang 3 anliegenden Hilfsversorgungsspannung an den Ausgang 4. Der Eingang 2 ist über eine interne Leitung 8 an einen Steueranschluß 9 der zweiten Schalteinrichtung 7 angeschlossen, während der zweite Eingang 3 über eine interne Leitung 10 an einen Steueranschluß 11 der ersten Schalteinrichtung 6 angeschlossen ist. Die erste Schalteinrichtung 6 schaltet in Abhängigkeit von dem an dem Steueranschluß 11 an-10 liegenden Signal die am Eingang 2 anliegende Hauptversorgungsspannung V_{CC} über Leitungen 12, 13 auf eine Leitung 14, die mit dem Ausgang 4 verbunden ist. Die zweite Schalteinrichtung 7 schaltet in Abhängigkeit von dem an dem Steueranschluß 9 anliegenden Signal über eine Leitung 15 eine an 15 dem zweiten Eingang 3 anliegenden Hilfsversorgungsspannung $m V_{aux}$ auf die Leitung 14 zur Abgabe über den Ausgangsanschluß 4.

Die interne Leitung 10, die an den Eingang 3 angeschlossen ist, weist einen Verzweigungsknotenpunkt 16 auf, an dem eine Leitung 17 zu dem Ausgangsanschluß 5 geführt wird und an dem ferner eine Leitung 18 abzweigt, die über einen Widerstand 19 an Masse anliegt. Eine dritte Steuereinrichtung 20 mit einem Steueranschluß 21 wird über eine Steuerleitung 22 gesteuert, die an einem Abzweigungsknoten 23 an der Leitung 18 anliegt. Die dritte Schalteinrichtung 20 ist über eine Leitung 24 an einem Verzweigungsknoten 25 an die Leitung 8 angeschlossen. Ferner ist die dritte Schalteinrichtung 20 über eine Leitung 30 26 geerdet.

Die erste Schalteinrichtung 6 schaltet die an dem ersten Eingang 2 anliegende Hauptversorgungsspannung an den Ausgang 4, wenn an dem zweiten Eingang 3 keine Hilfsversorgungsspannung

Vaux anliegt. Bei Nicht-Vorliegen einer Hilfsversorgungsspannung Vaux wird über den Pull-down-Widerstand 19 das Spannungspotential am Knoten 16 auf Masse gezogen und steuert über die

5

Leitung 10 und den Steueranschluß 11 die erste Schalteinrichtung 6 derart an, daß die an der Leitung 12 anliegende Hauptversorgungsspannung V_{CC} auf die Leitung 13 durchgeschaltet wird und so über die Leitung 14 zum Spannungsversorgungsausgang 4 gelangt.

Die zweite Schalteinrichtung 7 schaltet eine an dem zweiten Eingang 3 anliegende Hilfsversorgungsspannung an den Ausgang 4, wenn an dem ersten Eingang 2 keine Hauptversorgungsspannung Vcc anliegt. Bei einer niedrigpegeligen Hauptversorgungsspannung Vcc wird über die Leitung 8 und den Steueranschluß 9 die zweiten Schalteinrichtung 7 derart angesteuert, daß sie die an der Leitung 15 anliegende Hilfsversorgungsspannung Vaux an die Leitung 14 zur Abgabe über den Ausgang 4 durchschaltet.

Bei gleichzeitigem Anliegen einer Hauptversorgungsspannung $V_{\rm CC}$ an dem ersten Eingang 2 und einer Hilfsversorgungsspannung $V_{\rm aux}$ an dem zweiten Eingang 3 wird die dritte Schalteinrichtung 20 über die Leitungen 18, 22 derart angesteuert, daß sie den Knoten 25 über die Leitungen 24, 26 auf Masse durchschaltet. Durch das an dem Knoten 25 anliegende niedrige Potential wird die zweite Schalteinrichtung 7 zum Durchschalten der an der Leitung 15 anliegenden Hilfsversorgungsspannung an die Leitung 14 angesteuert, so daß an dem Ausgang 4 der Schnittstellenschaltung die Hilfsversorgungsspannung $V_{\rm aux}$ anliegt. Gleichzeitig sperrt das an dem Steueranschluß 11 der ersten Schalteinrichtung 6 anliegende hohe Potential die Schalteinrichtung 6.

Die folgende Tabelle zeigt die verschiedenen Betriebsfälle der erfindungsgemäßen Schnittstellenschaltung.

20

25

30

Tabelle 2

Betriebsfall	E1	E2	s6	s7	S20	Ι Δ
B1	0	0	an	an	aus	0
B2	Vcc	0	an	aus	an	Vcc
B3	0	Vaux	aus	an	an	Vaux
B4	V _{cc}	V _{aux}	aus	an	an ·	Vaux

Die Fig. 4 zeigt eine bevorzugte Ausführungsform der erfindungsgemäßen Schnittstellenschaltung. Dabei geben gleiche Bezugszeichen die entsprechenden Bauteile in Fig. 3 an.

Die Schalteinrichtungen 6, 7, 20 sind vorzugsweise als Halb-10 leiterschalter ausgebildet. Dabei sind die Halbleiterschalter vorzugsweise Transistoren, die durch einen Steueranschluß 9, 11, 21 gesteuert werden.

Wie man aus Fig. 4 erkennen kann, ist die dritte Schalteinrichtung als NPN-Transistor 20 komplementär zu den PNPTransistoren 6, 9, die die erste und zweite Schalteinrichtung
bilden. Die Halbleiterschalter 6, 7, 20 können, wie in Fig. 4
dargestellt, als Bipolartransistoren oder alternativ als
Feldeffekttransistoren aufgebaut sein. Den Steueranschlüssen

- 9, 11 der beiden PNP-Transistoren 7, 6 sind jeweils Strombegrenzungswiderstände 27, 28 vorgeschaltet. An einem Abzweigungsknoten 29 liegt über eine Leitung 30 ein weiterer Widerstand 31 an, der über eine Leitung 32 geerdet ist. Der Widerstand 31 dient als Pull-down-Widerstand, der den Steue-
- ranschluß 9 des Transistors 7 bei Fehlen einer Hauptversorgungsspannung $V_{\rm CC}$ an dem ersten Eingang 2 auf Masse zieht, so daß der Transistor 7 eine an dem zweiten Eingang 3 anliegende Hilfsspannung sicher an den Ausgang 4 durchschaltet.
- 30 Ein Widerstand 33, der vorzugsweise in die Leitung 18 geschaltet ist, bildet zusammen mit dem Widerstand 19 einen Spannungsteiler, durch den der Schaltpunkt der dritten

Schalteinrichtung 20 einstellbar ist. Ein in die Leitung 26 geschalteter zusätzlicher Widerstand 34 dient ebenfalls der Strombegrenzung.

Die Halbleiterschalteinrichtungen 6, 7, 20 arbeiten im durchgeschalteten Zustand im Niedrigimpedanzbereich, bei dem ein Spannungsabfall von weniger als 0,1 Volt auftritt. Bei Bipolartransistoren ist der Niedrigimpedanzbereich der Sättigungsbereich, während bei Feldeffekttransistoren der Niedrig-10 Timpedanzbereich der Triodenbereich ist. Bei Durchschalten der ersten Schalteinrichtung 6 entsteht so zwischen den Leitungen 12, 13 ein Spannungsabfall von weniger als 0,1 Volt, und bei Durchschalten der Schalteinrichtung 7 entsteht zwischen den Leitungen 15 und 14 ebenfalls ein Spannungsabfall von weniger 15. als 0,1 Volt. Beträgt die Hilfsversorgungsspannung am zweiten Eingang 3 nominell 3,3 Volt, die in einem bereich von 3,1 Volt bis 3,5 Volt schwanken kann, gelangt in den Betriebsfällen B3, B4 (siehe Tabelle 2) an den Ausgang eine Versorgungsspannung von etwa nominell 3,2 Volt, mindestens bei 3 Volt liegt und somit die geforderten 3 Volt zur sicheren Spannungsver-20 sorgung der auf der Einsteckkarte befindlichen Schaltung erfüllt. Bei Fehlen einer Hilfsversorgungsspannung und vorhandener Hauptversorgungsspannung am ersten Eingang 2 der Schnittstellenschaltung (Betriebsfall B2 in Tabelle 2) wird die Schalteinrichtung 6 durchgeschaltet, wobei ein Spannungs-. 25 abfall von 0,1 Volt entsteht, so daß an dem Ausgang 4 ebenfalls eine Hauptversorgungsspannung von etwa 3,2 Volt anliegt. Die erfindungsgemäße Schnittstellenschaltung gewährleistet somit in jedem Betriebsfall eine sichere Spannungsversorgung der auf der PCI-Einsteckkarte befindlichen Schaltung über den Ausgang 4.

Ein weiterer Vorteil der erfindungsgemäßen Schnittstellenschaltung besteht darin, daß eine sichere Entkopplung der Hilfsversorgungsspannung V_{aux} und der Hauptversorgungsspannung gewährleistet wird. Bei Auftreten einer Hauptversorgungsspannung V_{cc} an dem ersten Eingang 2 der Schnittstellenschaltung und gleichzeitigem Fehlen einer Hilfsversorgungsspannung Vaux an dem zweiten Eingang 3 (siehe Tabelle 2, Betriebsfall B2) liegt an dem Potentialknoten 25 ein hohes Potential an, so daß zwischen dem Steueranschluß 9 der Leitung 15 eine in Sperrichtung gepolter PN-Übergang vorliegt, der eine Kopplung der an dem Eingang 2 anliegenden Hauptversorgungsspannung auf die Leitung 15 verhindert. Hierdurch wird gewährleistet, daß keine rückgekoppelte Hauptversorgungsspannung Vcc über die Leitung 15, die Leitung 10, den Knoten 16 und über die Leitung 17 zu dem Ausgangsanschluß 5 gelangt. Dadurch kann es zu keiner fehlerhaften Erfassung einer in Wirklichkeit nicht vorhandenen Hilfsversorgungsspannung durch die auf der Einsteckkarte befindliche Spannungserfassungseinrichtung kommen.

Die Widerstände 19, 33 bilden zusammen einen Spannungsteiler zum Einstellen des Schaltpunktes der Schalteinrichtung 20. Die Widerstände 19, 33 sind vorzugsweise einstellbare Widerstände, so daß der Schaltpunkt der Schalteinrichtung 20 ebenfalls einstellbar ist.

20

Bei einer alternativen Ausführungsform können die Schalteinrichtungen 7, 12, 20 durch diskrete Bauelemente, wie beispielsweise Relais-Schaltungen, aufgebaut werden. 13



Bezugszeichenliste

	1	PCI-Bus-Schnittstellenschaltung
5	2	erster Eingang
	3	zweiter Eingang
	4	Ausgang
	5	Detektionsausgang
	6	erste Schalteinrichtung
10	7	zweite Schalteinrichtung
	8 .	Leitung
	9 · .	Steueranschluß
	10	Leitung
	11	Steueranschluß
15	12	Leitung
	13	Leitung
	14 .	Leitung
•	15	Leitung
	16	Knoten
20	17	Leitung
	18	Leitung
	19	Widerstand
	20	dritte Schalteinrichtung
	21	Steueranschluß
25	22	Leitung
	23	Knoten
	24	Leitung
	25	Knoten
	26	Leitung
30	27	Strombegrenzungswiderstand
	28	Strombegrenzungswiderstand
	29	Knoten
	30	Leitung
	31	Widerstand
35	32	Leitung
	33	Widerstand
	34	Widerstand

Patentansprüche

- 1. PCI-Bus-Schnittstellenschaltung zur Spannungsversorgung einer an einem PCI-Bus anschließbaren PCI-Einsteckkarte mit: einem ersten Eingang (2) zum Anschluß an eine Hauptspannungsversorgungsleitung des PCI-Busses; einem zweiten Eingang (3) zum Anschluß an eine Hilfsspannungsversorgungsleitung des PCI-Busses; einem Ausgang (4) zur Abgabe einer Versorgungsspannung an die PCI-Einsteckkarte; einer ersten Schalteinrichtung (6) zum Schalten einer an dem ersten Eingang (2) anliegenden Hauptversorgungsspannung an den Ausgang (4), wenn an dem zweiten Eingang (3) keine Hilfsversorgungsspannung Vaux anliegt;
- einer zweiten Schalteinrichtung (7) zum Schalten einer an dem zweiten Eingang (3) anliegenden Hilfsversorgungsspannung V_{aux} an den Ausgang (4), wenn an dem ersten Eingang (2) keine Hauptversorgungsspannung V_{cc} anliegt; und mit einer dritten Schalteinrichtung (20), die bei gleichzeitigem
- Anliegen einer Hauptversorgungsspannung $V_{\rm CC}$ an dem ersten Eingang (2) und einer Hilfsversorgungsspannung $V_{\rm aux}$ an dem zweiten Eingang (3) die zweite Schalteinrichtung (7) zum Durchschalten der Hilfsversorgungsspannung $V_{\rm aux}$ an den Ausgang (4) ansteuert.

25

10

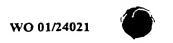
2. Schnittstellenschaltung nach Anspruch 1, dad urch gekennzeichnet, daß die Schalteinrichtungen (6, 7, 20) Halbleiterschalter sind.

30

3. Schnittstellenschaltung nach Anspruch 1 oder 2, dad urch gekennzeich net, daß die Schalteinrichtungen (6, 7, 20) Transistoren sind, die jeweils einen Steueranschluß (11, 9, 21) aufweisen.

35

4. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,



dadurch gekennzeichnet, daß die Schalteinrichtungen (6, 7, 20) Transistoren sind, wobei die dritte Schalteinrichtung (20) komplementär zu der ersten und zweiten Schalteinrichtung (6, 7) aufgebaut ist.

5

5. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,

dadurch gekennzeichnet, daß der Steueranschluß (11) des ersten Transistors (6) an den zweiten Eingang (3) und der Steueranschluß (9) des zweiten Transistors (7) an den ersten Eingang (2) angeschlossen ist.

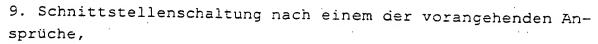
- 6. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,
- daß der Steueranschluß (21) des dritten Transistors (20) an den zweiten Eingang (3) angeschlossen ist, wobei der dritte Transistor (20) bei Anlegen einer Hilfsversorgungsspannung an den zweiten Eingang (3) durchschaltet und den Steueranschluß
- 20 (9) des zweiten Transistors (7) an ein bestimmtes Spannungspotential anlegt, so daß die Hilfsversorgungsspannung an den Ausgang (4) durchgeschaltet wird.
- 7. Schnittstellenschaltung nach einem der vorangehenden An-25 sprüche,

dadurch gekennzeichnet, daß den Steueranschlüssen des ersten und zweiten Transistors (6, 7) jeweils Strombegrenzungswiderstände (28, 27) vorgeschaltet sind.

30

8. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,

d a d u r c h g e k e n n z e i c h n e t,
daß der Schaltpunkt der dritten Schalteinrichtung (20) mittels eines Spannungsteilers (19, 33) einstellbar ist.



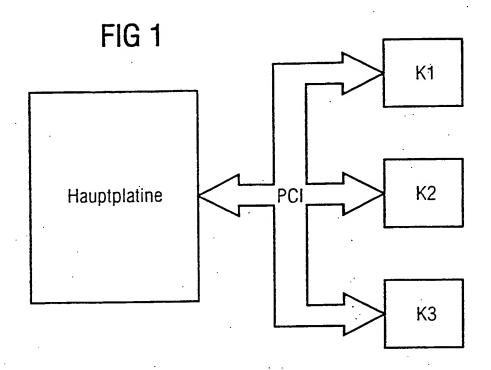
dad urch gekennzeichnet, daß eine mit dem zweiten Eingang (3) verbundene Erfassungsleitung (17) zur Abgabe der Hilfsversorgungsspannung an eine Spannungserfassungseinrichtung innerhalb der auf der Einsteckkarte befindlichen Schaltung vorgesehen ist.

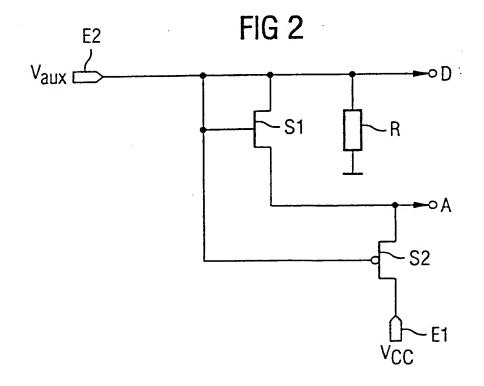
- 10. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,
 dadurch gekennzeich net,
 daß die Schalteinrichtungen (6, 7, 20) im durchgeschalteten
 Zustand einen geringen Spannungsabfall aufweisen.
- 15 11. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,
 dad urch gekennzeich net,
 daß die Schalteinrichtungen (6, 7, 20) im durchgeschalteten
 Zustand einen Spannungsabfall von weniger als 0,1 Volt auf20 weisen.
 - 12. Schnittstellenschaltung nach einem der vorangehenden Ansprüche,

dadurch gekennzeichnet,

25 daß die Hauptversorgungsspannung und die Nebenversorgungsspannung jeweils 3,1 Volt bis 3,5 Volt betragen.

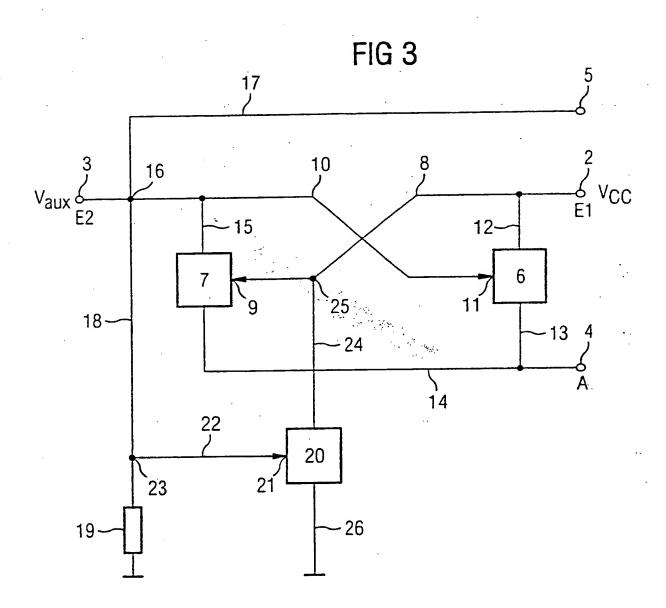
1/3





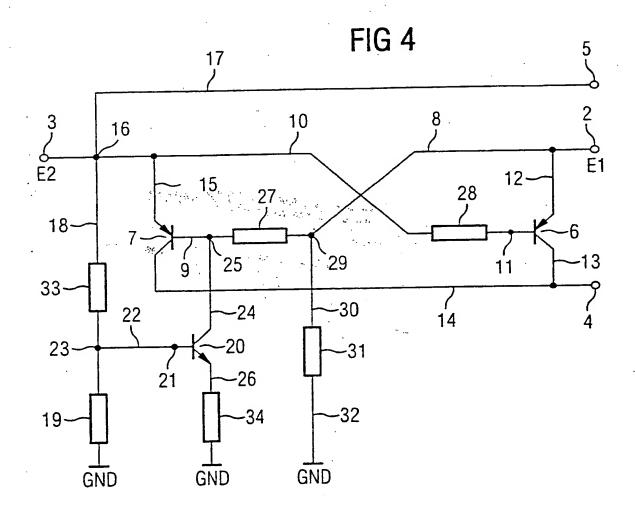
THIS PAGE BLANK (199710)

2/3



THIS PAGE BLANK (USPTO)

3/3



THIS PAGE BLANK (USPTO)

Int tional Application No PCT/EP 00/09317

A. CLASSI IPC 7	FICATION OF SUBJECT MATTER G06F13/40		
•	4 33. 23. 13		•
According to	o International Patent Classification (IPC) or to both national classific	cation and IPC	
B. FIELDS	SEARCHED		
Minimum do	ocumentation searched (classification system followed by classificat GO6F	ion symbols) .	
1, 5	4001		
Documental	tion searched other than minimum documentation to the extent that	such documents are included in the fields so	earched
_			
Electronic d	ata base consulted during the international search (name of data ba	ase and, where practical, search terms used	1)
EPO-In	ternal, WPI Data, INSPEC		•
C. DOCUM	ENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the re	elevant passages	Relevant to claim No.
P,A	US 5 996 035 A (ALLEN JONATHAN M.	ICHAEL ET	1-12
[,,	AL) 30 November 1999 (1999-11-30)	1-17
	column 1, line 23 -column 2, line	e 12	
	column 3, line 55 —column 4, line column 5, line 6 —column 6, line		· ·
<u> </u>	abstract; figure 1		
A	US 5 613 130 A (BENDLER ROBERT K	FT AL)	1-12
	18 March 1997 (1997-03-18)	ET NE)	• •-
	column 1, line 20 - line 38	~ 10	
	column 1, line 55 -column 2, line column 2, line 45 -column 4, line		
			1 10
Α	US 5 714 809 A (CLEMO RAYMOND MA 3 February 1998 (1998-02-03)	THEW)	1-12
	the whole document		
Funt	her documents are listed in the continuation of box C.	X Patent family members are listed	in annex.
° Special ca	tegories of cited documents :	"T" later document published after the inte	
	ent defining the general state of the art which is not lered to be of particular relevance	or priority date and not in conflict with cited to understand the principle or the invention	
I .	document but published on or after the international	"X" document of particular relevance; the considered novel or cannot	
"L" docume which i	ent which may throw doubts on priority claim(s) or is cited to establish the publication date of another	involve an inventive step when the document of particular relevance; the ci	cument is taken alone
citation *O* docume	n or other special reason (as specified) ent referring to an oral disclosure, use, exhibition or	cannot be considered to involve an inv document is combined with one or mo	ventive step when the ore other such docu-
other n	neans and published prior to the international filling date but	ments, such combination being obvious in the art.	us to a person skilled
later th	nan the priority date claimed	'&' document member of the same patent t	· · · · · · · · · · · · · · · · · · ·
Date of the a	actual completion of the international search	Date of mailing of the international sea	ach report
9	February 2001	19/02/2001	
Name and n	nailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2	Authorized officer	
-8-	NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040. Tx. 31 651 epo nl.	Alexander Vices III en	•
	Fax: (+31-70) 340-3016	Nguyen Xuan Hiep,	C

in:	na! Application No	0
PCT/E	P 00/09317	,

Patent document cited in search repor		Publication	Patent family	Publication
US 5996035	A	30-11-1999	CN 1236926 A	01-12-1999
US 5613130	Α	18-03-1997	NONE	
US 5714809	A	03-02-1998	NONE	-



.ionales Aktenzeichen

PCT/EP 00/09317 KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES PK 7 G06F13/40 IPK 7 Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK B. RECHERCHIERTE GEBIETE Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole) IPK 7 G06F Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe) EPO-Internal, WPI Data, INSPEC C. ALS WESENTLICH ANGESEHENE UNTERLAGEN Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile Betr. Anspruch Nr. Kategorie* P,A 1-12 US 5 996 035 A (ALLEN JONATHAN MICHAEL AL) 30. November 1999 (1999-11-30) Spalte 1, Zeile 23 -Spalte 2, Zeile 12 Spalte 3, Zeile 55 -Spalte 4, Zeile 29 Spalte 5, Zeile 6 -Spalte 6, Zeile 44 Zusammenfassung; Abbildung 1 US 5 613 130 A (BENDLER ROBERT K ET AL) 1-12 Α 18. März 1997 (1997-03-18) Spalte 1, Zeile 20 - Zeile 38 Spalte 1, Zeile 55 -Spalte 2, Zeile 19 Spalte 2, Zeile 45 -Spalte 4, Zeile 41 1-12 Α US 5 714 809 A (CLEMO RAYMOND MATHEW) 3. Februar 1998 (1998-02-03) das ganze Dokument Χ Siehe Anhang Patentfamilie Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen 'T' Sp\u00e4tere Ver\u00f6ftentlichung, die nach dem internationalen Anmeldedatum oder dem Priorit\u00e4tsdatum ver\u00f6ftentlicht worden ist und mit der Anmeldung nicht kolfidiert, sondern nur zum Verst\u00e4ndnis des der * Besondere Kategorien von angegebenen Veröffentlichungen : *A* Veröffentlichung, die den allgemeinen Stand der Technik definiert. aber nicht als besonders bedeutsam anzusehen ist Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist *E* ätteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist *X* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung *L* Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er-scheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden Veröffentlichung von besonderer Bedeutung, die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt) *O* Veröffentlichung, die sich auf eine mündliche Offenbarung. eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht *P* Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach *&* Veröffentlichung, die Mitglied derselben Patentfamilie ist dem beanspruchten Prioritätsdatum veröffentlicht worden ist Absendedatum des internationalen Recherchenberichts Datum des Abschlusses der internationalen Recherche 19/02/2001 9. Februar 2001 Name und Postanschrift der Internationalen Recherchenbehörde Bevollmächtigter Bediensteter Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016 Nguyen Xuan Hiep, C

INTERNATIONALER REPERCHENBERICHT

Angaben zu Veröffentlichungen, de zur selben Patentfamilie gehören

	naies	Aktenzeichen	
PCT/	EP (00/09317	

3

Im Recherchenberich angeführtes Patentdokur		Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
US 5996035	Α	30-11-1999	CN 1236926 A	01-12-1999
US 5613130	Α	18-03-1997	KEINE	
US 5714809	Α	03-02-1998	KEINE	· · · · · · · · · · · · · · · · · · ·



From the INTERNATIONAL BUREAU

NOTIFICATION OF ELECTION

(PCT Rule 61.2)

To:

Commissioner **US Department of Commerce United States Patent and Trademark** Office, PCT 2011 South Clark Place Room CP2/5C24

Arlington, VA 22202 **ETATS-UNIS D'AMERIQUE**

in its capacity as elected Office

Date of mailing (day/month/year) 12 July 2001 (12.07.01)

International application No. PCT/EP00/09317

International filing date (day/month/year) 22 September 2000 (22.09.00) Applicant's or agent's file reference S0300 SB/dh

Priority date (day/month/year)

30 September 1999 (30.09.99)

Applicant

FÖDLMEIER, Dieter

1.	The designated Office is hereby notified of its election made:
	X in the demand filed with the International Preliminary Examining Authority on:
	18 April 2001 (18.04.01)
	in a notice effecting later election filed with the International Bureau on:
,	
2.	The election X was
	was not
	made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer

Charlotte ENGER

Telephone No.: (41-22) 338.83.38

Facsimile No.: (41-22) 740.14.35

THIS PAGE BLANK (USPTO)

PATENT COOPERATION TREATY





PCT

NOTIFICATION CONCERNING SUBMISSION OR TRANSMITTAL OF PRIORITY DOCUMENT

(PCT Administrative Instructions, Section 411)

INFINEON TECHNOLOGIES AG et al.

To: BARTH, Stephan-Manuel Reinhard, Skuhr Ereise & Partnera ngen Reinhard • Skuhra • Weise Postfach 44 01 51 80750 München 18. Dez. 2000 ALLEMAGNE

Date of mailing (day/month/year) 30 November 2000 (30.11.00)	IMPORTANT NOTIFICATION				
Applicant's or agent's file reference \$0300 SB/dh					
International application No. PCT/EP00/09317	International filing date 22 September	e (day/month/year) 2000 (22.09.00)			
International publication date (day/month/year) Not yet published	Priority date (day/mont 30 September	th/year) 1999 (30.09.99)			

- The applicant is hereby notified of the date of receipt (except where the letters "NR" appear in the right-hand column) by the International Bureau of the priority document(s) relating to the earlier application(s) indicated below. Unless otherwise indicated by an asterisk appearing next to a date of receipt, or by the letters, "NR", in the right-hand column, the priority document concerned was submitted or transmitted to the International Bureau in compliance with Rule 17.1(a) or (b).
- This updates and replaces any previously issued notification concerning submission or transmittal of priority documents.
- An asterisk(*) appearing next to a date of receipt, in the right-hand column, denotes a priority document submitted or transmitted to the International Bureau but not in compliance with Rule 17.1(a) or (b). In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.
- The letters "NR" appearing in the right-hand column denote a priority document which was not received by the International Bureau or which the applicant did not request the receiving Office to prepare and transmit to the International Bureau, as provided by Rule 17.1(a) or (b), respectively. In such a case, the attention of the applicant is directed to Rule 17.1(c) which provides that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity, upon entry into the national phase, to furnish the priority document within a time limit which is reasonable under the circumstances.

Priority application No. Priority date of priority document or PCT receiving Office 21 Nove 2000 (21.11.00) DE 30 Sept 1999 (30.09.99) 199 47 017.0

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer

Aino Metcalfe

Telephone No. (41-22) 338.83.38

Country or regional Office

Form PCT/IB/304 (July 1998)

Facsimile No. (41-22) 740.14.35

003695933

Date of receipt

THIS PAGE BLANK (USPTO)

PATENT COOPERATION TREATY

19100. 30 OY 201 20 05 23 De 61. 20105.30 03 2002 4.1.

From the INTERNATIONAL BUREAU

PCT

NOTIFICATION OF RECEIPT OF RECORD COPY

(PCT Rule 24.2(a))

BARTH, Stephan-Manuel

Reinhard, Skuhra, Wei Eingegangen

GbR

To:

Postfach 44 01 51 80750 München ALLEMAGNE

Reinhard • Skuhra • Weise

1.3. Nov. 2000

Frist Erl.

Date of mailing (day/month/year)

01 November 2000 (01.11.00)

Applicant's or agent's file reference

S0300 SB/dh

IMPORTANT NOTIFICATION

International application No. PCT/EP00/09317

The applicant is hereby notified that the International Bureau has received the record copy of the international application as detailed below.

Name(s) of the applicant(s) and State(s) for which they are applicants:

INFINEON TECHNOLOGIES AG (for all designated States except US)

FODLMEIER, Dieter (for US)

International filing date

Priority date(s) claimed

Date of receipt of the record copy by the International Bureau

National: CN, JP, KR, US

List of designated Offices

22 September 2000 (22.09.00)

30 September 1999 (30.09.99)

09 October 2000 (09.10.00)

EP:AT,BE,CH,CY,DE,DK,ES,FI,FR,GB,GR,IE,IT,LU,MC,NL,PT,SE

ATTENTION

The applicant should carefully check the data appearing in this Notification. In case of any discrepancy between these data and the indications in the international application, the applicant should immediately inform the International Bureau.

In addition, the applicant's attention is drawn to the information contained in the Annex, relating to:

time limits for entry into the national phase

confirmation of precautionary designations

requirements regarding priority documents

A copy of this Notification is being sent to the receiving Office and to the International Searching Authority.

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland

Authorized officer:

Aino Metcalfe

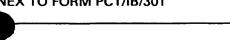
Telephone No. (41-22) 338.83.38

Form PCT/IB/301 (July 1998)

Facsimile No. (41-22) 740.14.35

003624546

THIS PAGE BLANK (USPTO)



INFORMATION ON TIME LIMITS FOR ENTERING THE NATIONAL PHASE

The applicant is reminded that the "national phase" must be entered before each of the designated Offices indicated in the Notification of Receipt of Record Copy (Form PCT/IB/301) by paying national fees and furnishing translations, as prescribed by the applicable national laws.

The time limit for performing these procedural acts is 20 MONTHS from the priority date or, for those designated States which the applicant elects in a demand for international preliminary examination or in a later election, 30 MONTHS from the priority date, provided that the election is made before the expiration of 19 months from the priority date. Some designated (or elected) Offices have fixed time limits which expire even later than 20 or 30 months from the priority date. In other Offices an extension of time or grace period, in some cases upon payment of an additional fee, is available.

In addition to these procedural acts, the applicant may also have to comply with other special requirements applicable in certain Offices. It is the applicant's responsibility to ensure that the necessary steps to enter the national phase are taken in a timely fashion. Most designated Offices do not issue reminders to applicants in connection with the entry into the national phase.

For detailed information about the procedural acts to be performed to enter the national phase before each designated Office, the applicable time limits and possible extensions of time or grace periods, and any other requirements, see the relevant Chapters of Volume II of the PCT Applicant's Guide. Information about the requirements for filing a demand for international preliminary examination is set out in Chapter IX of Volume I of the PCT Applicant's Guide.

GR and ES became bound by PCT Chapter II on 7 September 1996 and 6 September 1997, respectively, and may, therefore, be elected in a demand or a later election filed on or after 7 September 1996 and 6 September 1997, respectively, regardless of the filing date of the international application. (See second paragraph above.)

Note that only an applicant who is a national or resident of a PCT Contracting State which is bound by Chapter II has the right to file a demand for international preliminary examination.

CONFIRMATION OF PRECAUTIONARY DESIGNATIONS

This notification lists only specific designations made under Rule 4.9(a) in the request. It is important to check that these designations are correct. Errors in designations can be corrected where precautionary designations have been made under Rule 4.9(b). The applicant is hereby reminded that any precautionary designations may be confirmed according to Rule 4.9(c) before the expiration of 15 months from the priority date. If it is not confirmed, it will automatically be regarded as withdrawn by the applicant. There will be no reminder and no invitation. Confirmation of a designation consists of the filing of a notice specifying the designated State concerned (with an indication of the kind of protection or treatment desired) and the payment of the designation and confirmation fees. Confirmation must reach the receiving Office within the 15-month time limit.

REQUIREMENTS REGARDING PRIORITY DOCUMENTS

For applicants who have not yet complied with the requirements regarding priority documents, the following is recalled.

Where the priority of an earlier national, regional or international application is claimed, the applicant must submit a copy of the said earlier application, certified by the authority with which it was filed ("the priority document") to the receiving Office (which will transmit it to the International Bureau) or directly to the International Bureau, before the expiration of 16 months from the priority date, provided that any such priority document may still be submitted to the International Bureau before that date of international publication of the international application, in which case that document will be considered to have been received by the International Bureau on the last day of the 16-month time limit (Rule 17.1(a)).

Where the priority document is issued by the receiving Office, the applicant may, instead of submitting the priority document, request the receiving Office to prepare and transmit the priority document to the International Bureau. Such request must be made before the expiration of the 16-month time limit and may be subjected by the receiving Office to the payment of a fee (Rule 17.1(b)).

If the priority document concerned is not submitted to the International Bureau or if the request to the receiving Office to prepare and transmit the priority document has not been made (and the corresponding fee, if any, paid) within the applicable time limit indicated under the preceding paragraphs, any designated State may disregard the priority claim, provided that no designated Office may disregard the priority claim concerned before giving the applicant an opportunity to furnish the priority document within a time limit which is reasonable under the circumstances.

Where several priorities are claimed, the priority date to be considered for the purposes of computing the 16-month time limit is the filing date of the earliest application whose priority is claimed.

THIS PAGE BLANK (USPTO)

From the INTERNATIONAL BUREAU

PCT

NOTICE INFORMING THE APPLICANT OF THE COMMUNICATION OF THE INTERNATIONAL APPLICATION TO THE DESIGNATED OFFICES

(PCT Rule 47.1(c), first sentence)

To:
BARTH, Stephan-Manuel
Reinhard, Skuhra, Weise & Partner
GbR
Postfach 44 01 51
80750 München
ALLEMAGNE

E i n g e g a n g e n
Reinhard • Skuhra • Weise
1 8. April 2001

Frist

Erl.

IMPORTANT NOTICE

Date of mailing (day/month/year) 05 April 2001 (05.04.01)

Applicant's or agent's file reference S0300 SB/dh

International filing date (day/month/year)

Priority date (day/month/year)

International application No. PCT/EP00/09317

22 September 2000 (22.09.00)

30 September 1999 (30.09.99)

Applicant

الممعران الشحيذات

INFINEON TECHNOLOGIES AG et al

 Notice is hereby given that the International Bureau has communicated, as provided in Article 20, the international application to the following designated Offices on the date indicated above as the date of mailing of this Notice: KR,US

In accordance with Rule 47.1(c), third sentence, those Offices will accept the present Notice as conclusive evidence that the communication of the international application has duly taken place on the date of mailing indicated above and no copy of the international application is required to be furnished by the applicant to the designated Office(s).

2. The following designated Offices have waived the requirement for such a communication at this time:

CN, EP, JP

The communication will be made to those Offices only upon their request. Furthermore, those Offices do not require the applicant to furnish a copy of the international application (Rule 49.1(a-bis)).

 Enclosed with this Notice is a copy of the international application as published by the International Bureau on 05 April 2001 (05.04.01) under No. WO 01/24021

REMINDER REGARDING CHAPTER II (Article 31(2)(a) and Rule 54.2)

If the applicant wishes to postpone entry into the national phase until 30 months (or later in some Offices) from the priority date, a demand for international preliminary examination must be filed with the competent International Preliminary Examining Authority before the expiration of 19 months from the priority date.

It is the applicant's sole responsibility to monitor the 19-month time limit.

Note that only an applicant who is a national or resident of a PCT Contracting State which is bound by Chapter II has the right to file a demand for international preliminary examination.

REMINDER REGARDING ENTRY INTO THE NATIONAL PHASE (Article 22 or 39(1))

If the applicant wishes to proceed with the international application in the national phase, he must, within 20 months or 30 months, or later in some Offices, perform the acts referred to therein before each designated or elected Office.

For further important information on the time limits and acts to be performed for entering the national phase, see the Annex to Form PCT/IB/301 (Notification of Receipt of Record Copy) and Volume II of the PCT Applicant's Guide.

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland Authorized officer

J. Zahra

Telephone No. (41-22) 338.83.38

Facsimile No. (41-22) 740.14.35

THIS PAGE BLANK (USPTO)

Continuation of Form PCT/I NOTICE INFORMING THE APPLICANT OF THE COMMUNICATION OF THE INTERNATIONAL APPLICATION TO THE DESIGNATED OFFICES

Date of mailing (day/month/year) 05 April 2001 (05.04.01)	IMPORTANT NOTICE
Applicant's or agent's file reference S0300 SB/dh	International application No. PCT/EP00/09317

The applicant is hereby notified that, at the time of establishment of this Notice, the time limit under Rule 46.1 for making amendments under Article 19 has not yet expired and the International Bureau had received neither such amendments nor a declaration that the applicant does not wish to make amendments.

THE ORGANIZATION OF THE PROPERTY OF THE PROPER

Translation

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

5

Applicant's or agent's file reference	FOR EURTHER ACTIO		ionofTransmittalofInternational Preliminary	
S0300 SB/loe	FOR FURTHER ACTIO	Examination	Report (Form PCT/IPEA/416)	
International application No.	International filing date (date		Priority date (day/month/year)	
PCT/EP00/09317	22 September 2000			
International Patent Classification (IPC) or n G06F 13/40	ational classification and IPG	;		
Applicant		·		
Applicant	INFINEON TECHNO	LOGIES AG		
This international preliminary exam and is transmitted to the applicant acts.		red by this Interr	national Preliminary Examining Authority	
2. This REPORT consists of a total of	5 sheets, incl	iding this cover s	heet.	
	r this report and/or sheets co Administrative Instructions	ntaining rectification ander the PCT).	on, claims and/or drawings which have been tions made before this Authority (see Rule	
		·		
3. This report contains indications rela	ting to the following items:			
I Basis of the report				
II Priority				
III Non-establishment	of opinion with regard to nov	elty, inventive st	ep and industrial applicability	
IV Lack of unity of inv	ention			
V Reasoned statement citations and explan	under Article 35(2) with regations supporting such states	ard to novelty, in nent	ventive step or industrial applicability;	
VI Certain documents	cited .			
VII Certain defects in the	e international application			
VIII Certain observation	s on the international applica	tion		
Date of submission of the demand	. Da	e of completion o	of this report	
18 April 2001 (18.04	.01)	22 A	August 2001 (22.08.2001)	
Name and mailing address of the IPEA/EP	Au	horized officer		
Facsimile No.	Tel	ephone No.		

THIS PAGE BLANK (USPTO)

International application No.

PCT/EP00/09317

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

I. Ba	sis of	the rep	port	
1. W	ith reg	gard to	the elements of the international application:*	
] tł	he inter	national application as originally filed	
\triangleright	d th	he desci	ription:	
_	p	ages	1-13	, as originally filed
	p	ages _		
	p	ages _	, filed with the letter of	
\triangleright	() tł	he clain	ns:	
-	p	ages	1-12	, as originally filed
	р	ages _	, as amended (together with any s	tatement under Article 19
	p	ages		_, filed with the demand
	p	pages _	, filed with the letter of	
\triangleright	d ti	he draw	vings:	
	p	ages _	1/3-3/3	, as originally filed
	p	oages -		, filed with the demand
	P	pages -	, filed with the letter of	
	the	e sequer	nce listing part of the description:	
	p	oages _		, as originally filed
	p	oages		
	p	oages -	, filed with the letter of	
tł	ne inte hese e	ernation element	o the language, all the elements marked above were available or furnished to this Authority all application was filed, unless otherwise indicated under this item. Its were available or furnished to this Authority in the following language	y in the language in which
	=	_	guage of a translation furnished for the purposes of international search (under Rule 23.1(b))	
<u> </u>	_	-	guage of publication of the international application (under Rule 48.3(b)).	(
L	_	or 55.3		
			to any nucleotide and/or amino acid sequence disclosed in the international appl xamination was carried out on the basis of the sequence listing:	ication, the international
إ	╣ ′	contain	ed in the international application in written form.	
	=		gether with the international application in computer readable form.	
	=		ed subsequently to this Authority in written form.	
	=		ed subsequently to this Authority in computer readable form.	
L	;	interna	atement that the subsequently furnished written sequence listing does not go beyon tional application as filed has been furnished.	
L			atement that the information recorded in computer readable form is identical to the writernished.	tten sequence listing has
4. [The am	nendments have resulted in the cancellation of:	
			the description, pages	
			the claims, Nos.	
			the drawings, sheets/fig	
5. [port has been established as if (some of) the amendments had not been made, since they hat the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	we been considered to go
ii	n this	report	sheets which have been furnished to the receiving Office in response to an invitation under tas "originally filed" and are not annexed to this report since they do not contain	Article 14 are referred to amendments (Rule 70.16
	ind 70. Iny rej	•	ent sheet containing such amendments must be referred to under item 1 and annexed to this	report.

THIS PAGE BLANK "ICOTA

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No. PCT/EP 00/09317

V.	Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability;
	citations and explanations supporting such statement

1. Statement			
Novelty (N)	Claims	1-12	YES
	Claims		NO
Inventive step (IS)	Claims	1-12	YES
	Claims		NO NO
Industrial applicability (IA)	Claims	1-12	YES
	Claims		NO NO

2. Citations and explanations

- The application relates to a PCI bus interface circuit for supplying power to a PCI plug-in card.
- 2. See page 1 to page 4, line 26 of the application for the prior art and the disadvantages thereof; see page 4, lines 27-32 for the problem addressed by the invention; and see Claim 1 and page 4, line 34 to page 7, line 2 for the invention.

 The circuit as per the invention differs from the prior art essentially in the third circuit arrangement.
- 3. A PCI bus interface circuit as per Claim 1 is neither known (PCT Article 33(2)) nor suggested (PCT Article 33(3)) by the prior art comprised of from the publications cited in the search report:

US-A-5 996 035 (ALLEN JONATHAN MICHAEL ET AL.)
30 November 1999 (1999-11-30) (P, A) merely
discloses an auxiliary supply circuit for a "hotpluggable" PCI slot.

US-A-5 613 130 (BENDLER ROBERT K ET AL.) 18
March 1997 (1997-03-18) (A) discloses a computer
with a PCMCIA interface and means for supplying

THIS PAGE BLANK (USPTO)



International application No. PCT/EP 00/09317

power to a PCMCIA card and the selection of the height of the supply voltage.

US-A-5 714 809 (CLEMO RAYMOND MATHEW) 3 February 1998 (1998-02-03) (A) relates to a circuit for switching the supply circuit of a "hot-pluggable" circuit on and off, with current limitation.

4. Dependent Claims 2-12 relate to particular embodiments of the PCI bus interface circuit as per Claim 1.

May May

5. The claimed PCI bus interface circuit is industrially applicable in computer systems. THIS PAGE BLANK (USPTO)



INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No. PCT/EP 00/09317

M	II.	Certain	observations	on the	international	application
---	-----	---------	--------------	--------	---------------	-------------

The following observations on the clarity of the claims, description, and drawings or on the question whether the claims are fully supported by the description, are made:

1. It is not clear what is meant by the sign Δ in the right-hand column of Tables 1 (page 3) and 2 (page 10). It was assumed that the output A is meant.

THIS PAGE BLANK (USPTO)

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTY ENS

Absender:

MIT DER INTERNATIONALEN VORLÄUFIGEN

PRÜFUNG BEAUFTRAGTE BEHÖRDE

BARTH, Stephan-Manuel REINHARD, SKUHRA, WEISE & PARTNER MITTEILUNG ÜBER DIE ÜBERSENDUNG Eingegangen DES INTERNATIONALEN VORLÄUFIGEN Reinhard • Skuhra • Weise Postfach 44 01 51 **PRÜFUNGSBERICHTS** D-80750 München 24. Aug. 2001 (Regel 71.1 PCT) **ALLEMAGNE** Absendedatum 22.08.2001 **⊅**ag/Monat/Jahr) Aktenzeichen des Anmelders oder Anwalts WICHTIGE MITTEILUNG S0300 SB/loe Internationales Anmeldedatum (Tag/Monat/Jahr) Prioritätsdatum (Tag/Monat/Jahr) Internationales Aktenzeichen 30/09/1999 PCT/EP00/09317 22/09/2000 Anmelder

- 1. Dem Anmelder wird mitgeteilt, daß ihm die mit der internationalen vorläufigen Prüfung beauftragte Behörde hiermit den zu der internationalen Anmeldung erstellten internationalen vorläufigen Prüfungsbericht, gegebenenfalls mit den dazugehörigen Anlagen, übermittelt.
- 2. Eine Kopie des Berichts wird gegebenenfalls mit den dazugehörigen Anlagen dem Internationalen Büro zur Weiterleitung an alle ausgewählten Ämter übermittelt.
- 3. Auf Wunsch eines ausgewählten Amts wird das Internationale Büro eine Übersetzung des Berichts (jedoch nicht der Anlagen) ins Englische anfertigen und diesem Amt übermitteln.

4. ERINNERUNG

INFINEON TECHNOLOGIES AG et al.

Zum Eintritt in die nationale Phase hat der Anmelder vor jedem ausgewählten Amt innerhalb von 30 Monaten ab dem Prioritätsdatum (oder in manchen Ämtern noch später) bestimmte Handlungen (Einreichung von Übersetzungen und Entrichtung nationaler Gebühren) vorzunehmen (Artikel 39 (1)) (siehe auch die durch das Internationale Büro im Formblatt PCT/IB/301 übermittelte Information).

Ist einem ausgewählten Amt eine Übersetzung der internationalen Anmeldung zu übermitteln, so muß diese Übersetzung auch Übersetzungen aller Anlagen zum internationalen vorläufigen Prüfungsbericht enthalten. Es ist Aufgabe des Anmelders, solche Übersetzungen anzufertigen und den betroffenen ausgewählten Ämtern direkt zuzuleiten.

Weitere Einzelheiten zu den maßgebenden Fristen und Erfordernissen der ausgewählten Ämter sind Band II des PCT-Leitfadens für Anmelder zu entnehmen.

Name und Postanschrift der mit der internationalen Prüfung beauftragten Behörde

Koski, P

Bevollmächtigter Bediensteter

Europäisches Patentamt D-80298 München

00 0000 4405

D-80298 München
Tel. +49 89 2399 - 0 Tx: 523656 epmu d

Fax: +49 89 2399 - 4465

Tel. +49 89 2399-2709

THIS PAGE BLANK USPRO

PCT

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

		T	
S0300 S	en des Anmelders oder Anwalts B/loe	WEITERES VORGEHEI	siehe Mitteilung über die Übersendung des internationalen Vorläufigen Prüfungsberichts (Formblatt PCT/IPEA/416)
Internation	ales Aktenzeichen	Internationales Anmeldedatum	(Tag/Monat/Jahr) Prioritätsdatum (Tag/Monat/Tag)
PCT/EP	00/09317	22/09/2000	30/09/1999
International G06F13/	ale Patentklassifikation (IPK) oder 40	nationale Klassifikation und IPK	
Anmelder			
INFINEC	N TECHNOLOGIES AG et	al.	
	er internationale vorläufige Prü rde erstellt und wird dem Anm		mit der internationalen vorläufigen Prüfung beauftragten nittelt.
		A	Desibleme
2. Diese	er BERICHT umfaßt insgesam	t 5 Blatter einschließlich dies	ses Deckbiaπs.
u	ınd/oder Zeichnungen, die geä	indert wurden und diesem Be	t es sich um Blätter mit Beschreibungen, Ansprüchen ericht zugrunde liegen, und/oder Blätter mit vor dieser 16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).
Diese	e Anlagen umfassen insgesam	nt Blätter.	
			· · · · · · · · · · · · · · · · · · ·
3. Diese	er Bericht enthält Angaben zu f	folgenden Punkten:	
	_		
1	☐ Grundlage des Berichts	8	
11	☐ Priorität☐ Keine Erstellung eines	Cutachtana übar Nauhait ar	finderische Tätigkeit und gewerbliche Anwendbarkeit
 V	☐ MangeInde Einheitlichk		indensche Taligkeit died gewerbliche Anwendbarkeit
V	_		ich der Neuheit, der erfinderischen Tätigkeit und der
V	gewerblichen Anwendb	parkeit; Unterlagen und Erklä	rungen zur Stützung dieser Feststellung
VI	☐ Bestimmte angeführte	Unterlagen	
VII	☐ Bestimmte Mängel der	internationalen Anmeldung	
VIII		en zur internationalen Anmel	dung
Datum der	Einreichung des Antrags	Datu	um der Fertigstellung dieses Berichts
18/04/20	01	22.0	98.2001
	Postanschrift der mit der internatio	onalen vorläufigen Bevo	ollmächtigter Bediensteter
Prüfung be	auftragten Behörde: Europäisches Patentamt D-80298 München		is, M
<u></u>	Tel. +49 89 2399 - 0 Tx: 523656 Fax: +49 89 2399 - 4465	,	No. 140 90 2200 2505
		ı iei.	Nr. +49 89 2399 2505

THIS PAGE BLANK USPRO



Internationales Aktenzeichen PCT/EP00/09317

INTERNATIONALER VORLÄUFIGER **PRÜFUNGSBERICHT**

i.	Gru	undlage des Berich	nts
1.	Aut ein	fforderung nach Arti	ndteile der internationalen Anmeldung (<i>Ersatzblätter, die dem Anmeldeamt auf eine</i> ikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich ihm nicht beigefügt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)): i:
	1-1	3.	ursprüngliche Fassung
	Pat	tentansprüche, Nr.	:
	1-1	2	ursprüngliche Fassung
	Zei	chnungen, Blätter	•
	1/3	-3/3	ursprüngliche Fassung
2.	die	internationale Anmo	ne: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der eldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern hts anderes angegeben ist.
		Bestandteile stand gereicht; dabei hand	en der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache delt es sich um
		die Sprache der Ü Regel 23.1(b)).	bersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach
		die Veröffentlichur	gssprache der internationalen Anmeldung (nach Regel 48.3(b)).
		die Sprache der Ü ist (nach Regel 55	bersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worden .2 und/oder 55.3).
3.	Hin: inte	sichtlich der in der i rnationale vorläufig	nternationalen Anmeldung offenbarten Nucleotid- und/oder Aminosäuresequenz ist die e Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:
		in der international	en Anmeldung in schriftlicher Form enthalten ist.
			internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.
		bei der Behörde na	achträglich in schriftlicher Form eingereicht worden ist.
		bei der Behörde na	achträglich in computerlesbarer Form eingereicht worden ist.
		Die Erklärung, daß Offenbarungsgeha	das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den It der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.
			die in computerlesbarer Form erfassten Informationen dem schriftlichen entsprechen, wurde vorgelegt.
4.	Auf	grund der Änderung	en sind folgende Unterlagen fortgefallen:

THIS PAGE BLANK IUSPRO



INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/EP00/09317

		Beschreibung,	Seiten:					
		Ansprüche,	Nr.:					
		Zeichnungen,	Blatt:					
5.		Dieser Bericht ist ohr angegebenen Gründ eingereichten Fassu	len nach Au	uffassu	ng der Behör	de über den Offenb		
		(Auf Ersatzblätter, di beizufügen).	e solche Äı		gen enthalter	n, ist unter Punkt 1 I	hinzuweisen;sie si	ind diesem Bericht
6.	Etw	aige zusätzliche Bem	erkungen:	· .;				
٧.		ründete Feststellun verblichen Anwendb						
1.	Fest	tstellung		,				
	Neu	heit (N)		Ja: Nein:	Ansprüche Ansprüche	1-12		
	Erfir	nderische Tätigkeit (E	T)	Ja: Nein:	Ansprüche Ansprüche	1-12		
	Gew	verbliche Anwendbark	ceit (GA)	Ja:	Ansprüche	1-12		

2. Unterlagen und Erklärungen siehe Beiblatt

VIII. Bestimmte Bemerkungen zur internationalen Anmeldung

Zur Klarheit der Patentansprüche, der Beschreibung und der Zeichnungen oder zu der Frage, ob die Ansprüche in vollem Umfang durch die Beschreibung gestützt werden, ist folgendes zu bemerken: siehe Beiblatt

Nein: Ansprüche

THIS PAGE BLANK USPRO

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

PUNKT V

- 1. Die Anmeldung betrifft eine PCI-Bus-Schnittstellenschaltung zur Spannungsversorgung einer PCI-Einsteckkarte.
- Siehe die Anmeldung, S. 1 S. 4, Z. 26 zum Stand der Technik und dessen Nachteile, S. 4, Z. 27 - 32 zur Aufgabe der Erfindung und Anspruch 1 und S. 4, Z. 34 - S. 7, Z. 2 zur Erfindung.
 Die erfindungsgemäße Schaltung unterscheidet sich vom Stand der Technik im wesentlichen in der dritten Schaltungsanordnung.
- 3. Eine PCI-Bus-Schnittstellenschaltung gemäß A. 1 ist aus dem Stand der Technik, wie er aus den im Recherchebericht genannten Druckschriften hervorgeht, weder bekannt (Art. 33(2) PCT), noch nahegelegt (Art. 33(3) PCT):

US-A-5 996 035 (ALLEN JONATHAN MICHAEL ET AL) 30. November 1999 (1999-11-30) (P,A) offenbart lediglich eine Hilfsspannungsversorgungs-Schaltung für einen "hot-pluggable" PCI-Slot.

US-A-5 613 130 (BENDLER ROBERT K ET AL) 18. März 1997 (1997-03-18) (A) offenbart einen Rechner mit PCMCIA-Schnittstelle und Mittel zur Spannungsversorgung einer PCMCIA-Karte und der Wahl der Höhe der Versorgungsspannung.

US-A-5 714 809 (CLEMO RAYMOND MATHEW) 3. Februar 1998 (1998-02-03) (A) betrifft eine Schaltung zum Ein- und Ausschalten der Versorgungsschaltung einer "hot-pluggable" Schaltung mit Strombegrenzung.

- 4. Die Unteransprüche 2 12 beziehen sich auf spezielle Ausführungsformen der PCI-Bus-Schnittstellenschaltung gemäß A. 1.
- 5. Die beanspruchte PCI-Bus-Schnittstellenschaltung ist in Rechnersystemen gewerblich anwendbar.

THIS PACE BLANK USPTON

INTERNATIONALER VORLÄUFIGER **PRÜFUNGSBERICHT - BEIBLATT**

Internationales Aktenzeichen PCT/EP00/09317

PUNKT V

Es ist nicht klar was mit dem Zeichen Δ in der rechten Spalte der Tabellen 1 (S. 3) 1. und 2 (S. 10) gemeint ist. Es wurde angenommen, daß der Ausgang A gemeint ist.

THE PACK BLANK USPIO

(

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

PCT

INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts	WEITERES siehe Mitteilung	über die Übermittlung des internationalen
S0300 SB/dh	VORGEHEN Recherchendend zutreffend, nach	chts (Formblatt PCT/ISA/220) sowie, soweit stehender Punkt 5
Internationales Aktenzeichen	Internationales Anmeldedatum	(Frühestes) Prioritätsdatum (Tag/Monat/Jahr)
DCT/ED 00/00217	(Tag/Monat/Jahr) 22/09/2000	30/09/1999
PCT/EP 00/09317	22/09/2000	30/09/1999
Anmelder		
THETHERN TECHNOLOGIES AS		
INFINEON TECHNOLOGIES AG		
Dieser internationale Recherchenbericht wurd Artikel 18 übermittelt. Eine Kopie wird dem Int		örde erstellt und wird dem Anmelder gemäß
Dieser internationale Recherchenbericht umfa	aßt insgesamt _2Blätte	;
I	_	annten Unterlagen zum Stand der Technik bei.
		·
Grundlage des Berichts		
	rnationale Recherche auf der Grundlage d ereicht wurde, sofern unter diesem Punkt	er internationalen Anmeldung in der Sprache nichts anderes angegeben ist.
Die internationale Recherch Anmeldung (Regel 23.1 b))	e ist auf der Grundlage einer bei der Behö durchgeführt worden.	rde eingereichten Übersetzung der internationalen
b. Hinsichtlich der in der internationale	n Anmeldung offenbarten Nucleotid- und	/oder Aminosāuresequenz ist die internationale
	iequenzprotokolls durchgeführt worden, da Idung in Schriflicher Form enthalten ist.	S
	onalen Anmeldung in computerlesbarer Fo	rm eingereicht worden ist.
I 📙	h in schriftlicher Form eingereicht worden i	
1 📙 .	h in computerlesbarer Form eingereicht wo	
	nträglich eingereichte schriftliche Sequenz m Anmeldezeitpunkt hinausgeht, wurde vo	orotokoll nicht über den Offenbarungsgehalt der orgelegt.
Die Erklärung, daß die in co wurde vorgelegt.	mputerlesbarer Form erfaßten Information	en dem schriftlichen Sequenzprotokoll entsprechen,
2. Bestimmte Ansprüche hal	oen sich als nicht recherchierbar erwies	en (siehe Feld I)
	der Erfindung (siehe Feld II).	on (diene : e.d.),
o	Lot Limitaling (cieme v cia n,)	
4. Hinsichtlich der Bezeichnung der Erfin	dung	
Wird der vom Anmelder eing	pereichte Wortlaut genehmigt.	
wurde der Wortlaut von der	Behörde wie folgt festgesetzt:	
5. Hinsichtlich der Zusammenfassung		
	ereichte Wortlaut genehmigt.	
wurde der Wortlaut nach Re	egel 38.2b) in der in Feld III angegebenen i einnerhalb eines Monats nach dem Datum	Fassung von der Behörde festgesetzt. Der der Absendung dieses internationalen
6. Folgende Abbildung der Zeichnungen i	st mit der Zusammenfassung zu veröffentl	ichen: Abb. Nr. 3
wie vom Anmelder vorgesch	nlagen	keine der Abb.
weil der Anmelder selbst ke	ine Abbildung vorgeschlagen hat.	
weil diese Abbildung die Erf	indung besser kennzeichnet.	

THIS PAGE BLANK (USPRO)

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen PCT/EP 00/09317

A. KLASSII IPK 7	FIZIERUNG DES ANN G06F13/40		
Nach der Int	emationalen Patentklassifikation (IPK) oder nach der nationalen Klas	ssifikation und der IPK	
	RCHIERTE GEBIETE ter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbo	ole)	
IPK 7	G06F	,	
Recherchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, so	weit diese unter die recherchierten Gebiete	fallen
Während de	r internationalen Recherche konsultierte elektronische Datenbank (N	ame der Datenhank und evil verwendete	Suchbeariffe)
	ternal, WPI Data, INSPEC		
[[0-1]]	ternar, wir bata, 1831 Lo		
C. ALS WE	SENTLICH ANGESEHENE UNTERLAGEN		
Kategorie®	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe	e der in Betracht kommenden Teile	Betr. Anspruch Nr.
P,A	US 5 996 035 A (ALLEN JONATHAN MI AL) 30. November 1999 (1999-11-30		1–12
	Spalte 1, Zeile 23 -Spalte 2, Zei		
	Spalte 3, Zeile 55 -Spalte 4, Zei	le 29	
	Spalte 5, Zeile 6 -Spalte 6, Zeil Zusammenfassung; Abbildung 1	e 44	
		413	
Α	US 5 613 130 A (BENDLER ROBERT K 18. März 1997 (1997-03-18)	ET AL)	1–12
	Spalte 1, Zeile 20 - Zeile 38	· · · · · · · · · · · · · · · · · · ·	
	Spalte 1, Zeile 55 -Spalte 2, Zei	le 19	
	Spalte 2, Zeile 45 -Spalte 4, Zei 	1e 41	
Α	US 5 714 809 A (CLEMO RAYMOND MAT	HEW)	1–12
	3. Februar 1998 (1998-02-03) das ganze Dokument		
	ere Veröffentlichungen sind der Fortsetzung von Feld C zu	X Siehe Anhang Patentfamilie	
	ehmen Rategorien von angegebenen Veröffentlichungen :	*T* Spätere Veröffentlichung, die nach dem	internationalen Anmeldedatum
	ntlichung, die den allgemeinen Stand der Technik definiert, icht als besonders bedeutsam anzusehen ist	oder dem Prioritätsdatum veröffentlicht Anmeldung nicht kollidiert, sondern nu	r zum Verständnis des der
	Dokument, das jedoch erst am oder nach dem internationalen dedatum veröffentlicht worden ist	Erfindung zugrundeliegenden Prinzips Theorie angegeben ist *X* Veröffentlichung von besonderer Bedeu	0
l echain	ntlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft er-	kann allein aufgrund dieser Veröffentlik erfinderischer Tätinkeit beruhend betra	chung nicht als neu oder auf
andere soll od	en im Recherchenbericht genannten Veröffentlichung belegt werden ler die aus einem anderen besonderen Grund angegeben ist (wie	kann nicht als auf erfinderischer Tatigk	eit berühend betrachtet
	ntlichung, die sich auf eine mündliche Offenbarung,	werden, wenn die Veröffentlichung mit Veröffentlichungen dieser Kategorie in	Verbindung gebracht wird und
'P' Veröffe	enutzung, eine Ausstellung oder andere Maßnahmen bezieht ntlichung, die vor dem internationalen Anmeldedatum, aber nach eanspruchten Prioritätsdatum veröffentlicht worden ist	diese Verbindung für einen Fachmann *&* Veröffentlichung, die Mitglied derselben	_
	Abschlusses der internationalen Recherche	Absendedatum des internationalen Re	cherchenberichts
9	. Februar 2001	19/02/2001	
Name und F	Postanschrift der Internationalen Recherchenbehörde	Bevollmächtigter Bediensteter	
	Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel (-31-70) 340-2040 Tv. 31 651 epo pl		
	Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Nguyen Xuan Hiep,	C

THE TOTAL OF THE PARTY OF THE P

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No PCT/EP 00/09317

Patent document cited in search repor		Publication date	Patent member(\$)	Publication date
US 5996035	Α	30-11-1999	CN 1236926 A	01-12-1999
US 5613130	Α	18-03-1997	NONE	
US 5714809	Α	03-02-1998	NONE	

THIS PACE BLAM WASHING